

親愛的同學：

恭喜您通過大學學科能力測驗第一階段的甄選。靜宜大學晶片設計學士學位學程將於 114 年 5 月 23 日至 5 月 24 日(星期五、星期六)舉行第二階段的面試，詳情請參見附件「114 學年度大學申請入學第二階段指定項目甄試通知」。前往靜宜大學的交通資訊可以參考 <https://reurl.cc/rQ4e0r> 這個網址。

在全球半導體產業蓬勃發展的趨勢下，**IC 設計工程師**已成為國內外最為欠缺且發展極快的高薪職缺。靜宜大學「**晶片設計學士學位學程**」為全國首創以 IC 設計為核心，結合「電機系」與「資工系」的課程精華，打造一個完整且專業的學位學程，培養學生具備 IC 設計所需的關鍵技術與實作能力。IC 設計工程師的待遇極為優渥，無論是在台灣(代表企業如聯發科、創意、世芯、瑞昱)或國際市場(代表企業如輝達 Nvidia、AMD、Qualcomm、Broadcom)，皆是所有職業中最高薪的人才。我們誠摯邀請對半導體與 IC 設計有興趣的同學加入靜宜晶片設計學士學位學程，掌握未來科技產業的黃金機會，成為引領半導體與 AI 時代的關鍵人才！

本學程師資與資工系合聘，陣容堅強，老師們不但擁有多年教學經驗及厚實的研究能量，更具有教學熱誠，在未來四年裡，他們將扮演同學們學習路上諮詢輔導，亦師亦友的角色。本學程擁有優質的軟硬體教學環境，共設立了七個先進的實驗室包含 Nvidia GH100 高階 GPU 人工智慧伺服器與一間全部電腦安裝 GPU 的專業電腦教室。我們還與晶片設計大廠 Xilinx 及 Altera 公司合作成立 FPGA 聯合實驗室，也獲得繪圖處理器領導廠商 NVIDIA 授權成立「CUDA 教學與研究中心」，又獲得美國德州儀器公司捐助教學設備，聯合成立嵌入式系統開發教室，另外目前同學與老師皆可使用 AWS Educate，大幅加速與雲端相關的學習嘗試。

本系提供紮實的核心課程，涵蓋數位 IC、電子電路、嵌入式系統、FPGA、EDA 工具實務等基礎 IC 設計技術等領域。本系強調理論與實務並重，結合國際證照之課程及企業實習，以提升同學的就業競爭力。同時我們也鼓勵同學參加國內外競賽或留遊學，成為具國際觀的資訊專業人才。系務秘書像大姐姐般地提供行政事務上的協助，讓你可以在這裡快樂的學習。

由於篇幅的限制，沒辦法在信中詳細敘述所有想跟您分享的資訊，歡迎您造訪我們的系所官網 <https://icd.pu.edu.tw/>，能夠有更完整的介紹。

最後，期待你選擇靜宜大學晶片設計學士學位學程，讓我們陪伴您渡過未來的四年學習生涯，期待您未來成為一位竹科超級高薪的 IC 設計工程師！

祝

學業進步

晶片設計學士學位學程主任

劉志俊

114 年 3 月 18 日書於靜宜大學主顧樓

晶片設計

line



晶片設計

FB



晶片設計

IG



ICD_20760